ĩ ₲ Ṿ ω ɔ ķ ᒐ ŋ Ṛ 3.5 ” Ẽ ˝ Æ Ṛ ሙ ᓬ ɤ ᓄ ᓭ ĩ UART TFT Æ Ṛ í ƀ ᗡ ļ ĩ ώ UART Æ ᓬ g ᒐ í ᐦ MCU ᒐ ᓬ ᐦ ˝ Æ ″ Y ᓄ ˝ Ṅ ļ Ĭ ˜ Ụ ᵒ א TFT Ĭ ˜ Ṛ

特点

á RISC / Cortex M4 32Bit MCU
64K/512KB Flash 8K/256KB SRAM
á UART Æ Ṛ в ɲ
á ∧ ¯ ƿ Æ ″ Y g, ᗡ Ĭ ˜ GIF ᴗ ɜ Ĭ ˜ Ỉ ע g, ᗡ Ĭ ˜ Â ɜ ̦ Ĭ ˜ ف ỷ † Ĭ ˜ ă È ᐦ Ĭ ˜ ĩ g, ė Ĭ ˜ ĩ ᓭ ɲ 320*240 ᓬ ' ᓭ ɤ ᓭ ɨ ḧ 480*320 ᓬ '

ᓬ Ã ∧ ᓬ
ᓭ ɲ DC 5V ɨ ḧ ɔ ◊ ᓬ
ᓭ ɲ 64Mb Flash ķ ᓬ è ɨ ḧ ķ ᓬ ᶻ ɳ
ᓭ ɲ TTL ᒐ g ì Æ , ḧ RS232/485
ᓭ ɲ ɔ ķ Ṛ ɨ ᒪ ᓬ ᓭ Ṛ

应用方块图